

# FPGA ロジックデバッガー VSTAR

【ベリフィケーションテクノロジー株式会社】

## 【特 徴】 FPGA 内部回路の動きを見える化

### 【FPGA】とは？

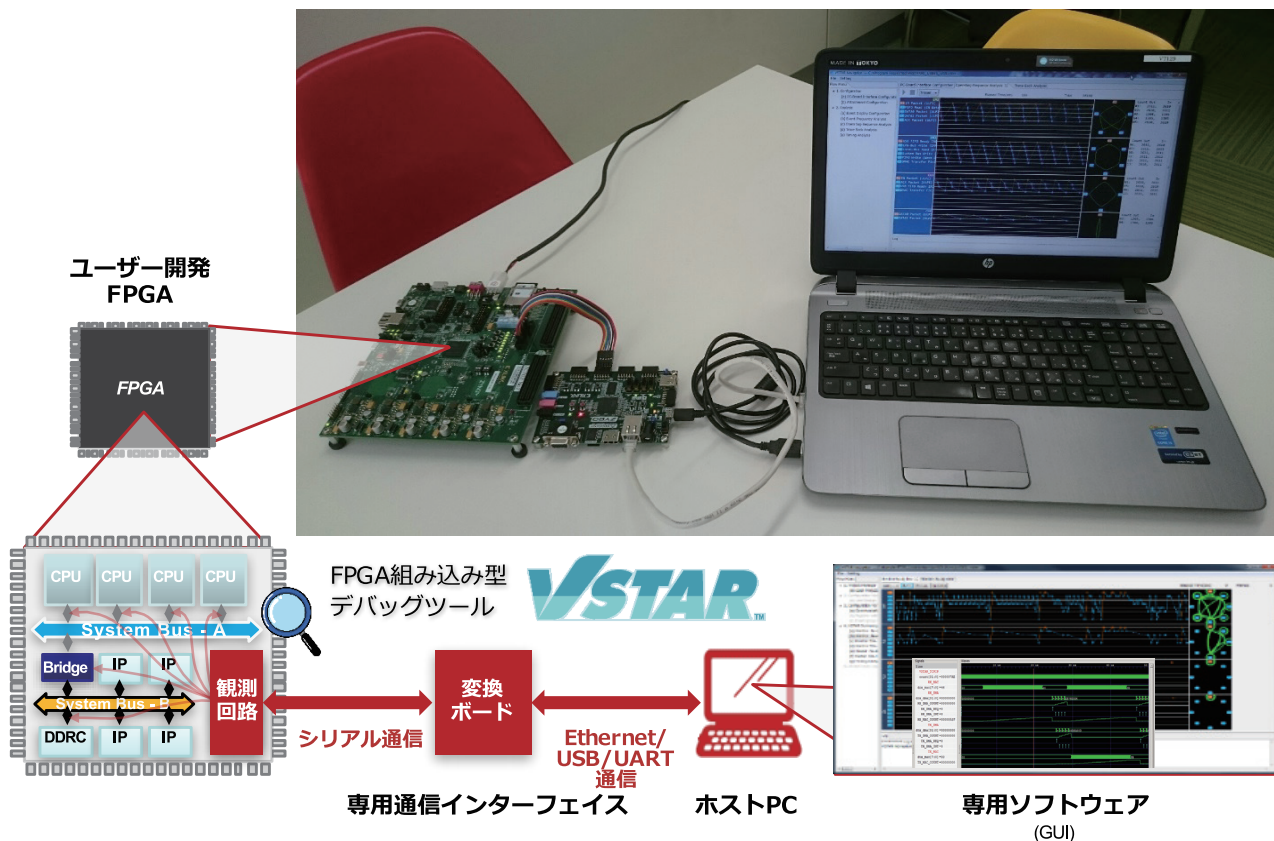
半導体集積回路の一つであるFPGA(Field Programmable Gate Array)は、回路の変更＝書き換えが可能な特徴から様々なエレクトロニクス機器での利用が拡大していますが、一方でその開発における動作の確認(検証)や不具合解析(デバッグ)のコストは増大の一途を辿っています。その要因は、取得できるFPGA内部の情報が少ないことや、回路の変更や情報取得にはコンパイル\*などのFPGA開発ツールの実行が長時間、繰り返し必要となることにあります。

\*コンパイルとは、ハードウェア設計言語で記載されたプログラム及び回路図を解析し、FPGA用データに変換することです。

### 【VSTAR】

FPGA内部回路の動作を可視化する、デバッグツールです。

開発するFPGAの内部動作を可視化する仕組みを開発者に提供し、FPGA開発ツールの繰り返し実行時間を削減することができます。



## 【効 果】 検証 / デバッグのコスト / 期間を大幅に削減

FPGA開発の検証、デバッグのコスト、期間を大幅に削減します。特に開発者の作業時間＝人件費を削減することで開発費を削減、また期間を削減することで製品リリースの前倒しも可能にします。

## 【納入先】

大手エレクトロニクス機器メーカーへの納入実績があります。